



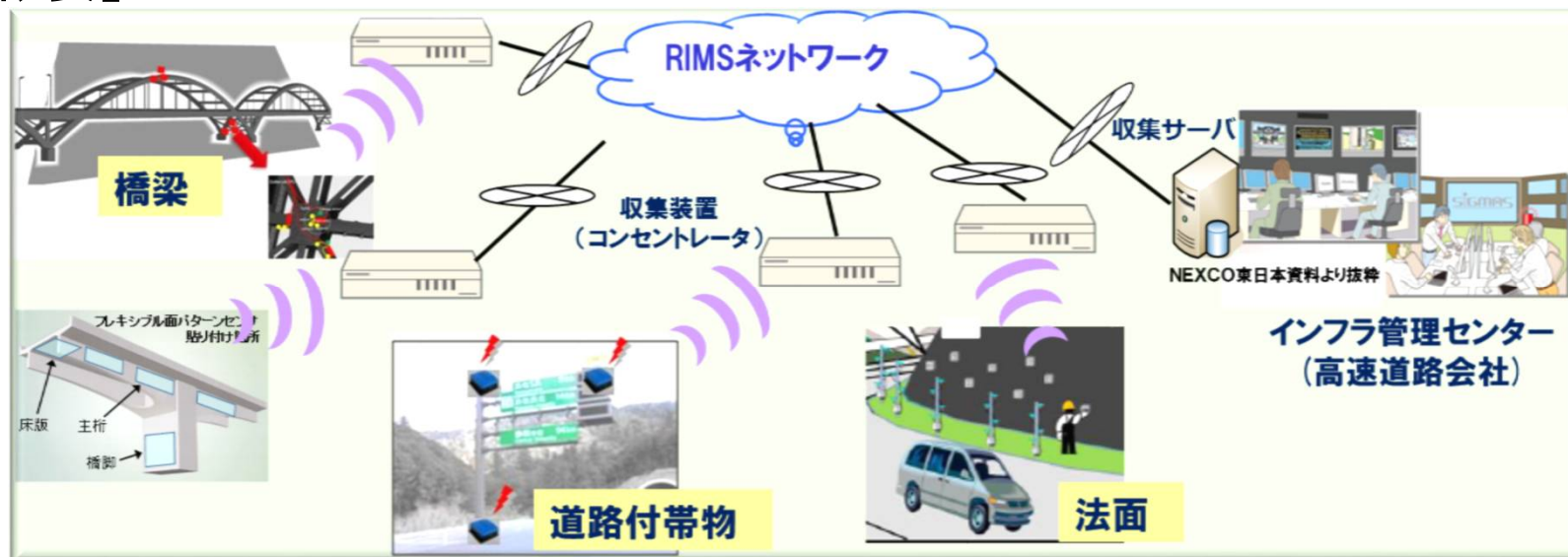
「センサ端末同期用原子時計(ULPAC:Ultra-Low Power Atomic Clock)の研究開発」成果発表

国立研究開発法人産業技術総合研究所
計量標準総合センター物理計測標準研究部門
柳町 真也

2017年10月5日幕張メッセ
MEMSセンシング&ネットワークシステム展2017

【RIMS概要】

1



➡ ネットワークを構成するセンサ端末に搭載可能な原子時計 (ULPAC) の開発

【ULPACを搭載することで、時刻同期が不要となったRIMSネットワークのメリット】

- ＊橋梁: センシングシステム内の時刻同期性能の向上→より広範囲なデータ処理
- ＊道路付帯構造物: 無線同期システムの代替→モニタリングシステム構築の簡略化
- ＊法面: 有線同期システムの代替→モニタリングシステム構築の簡略化
- ＊収集サーバ: 自律分散的な時刻同期システム→システム運用のセキュリティー強化

【ULPACの利用イメージ】

2



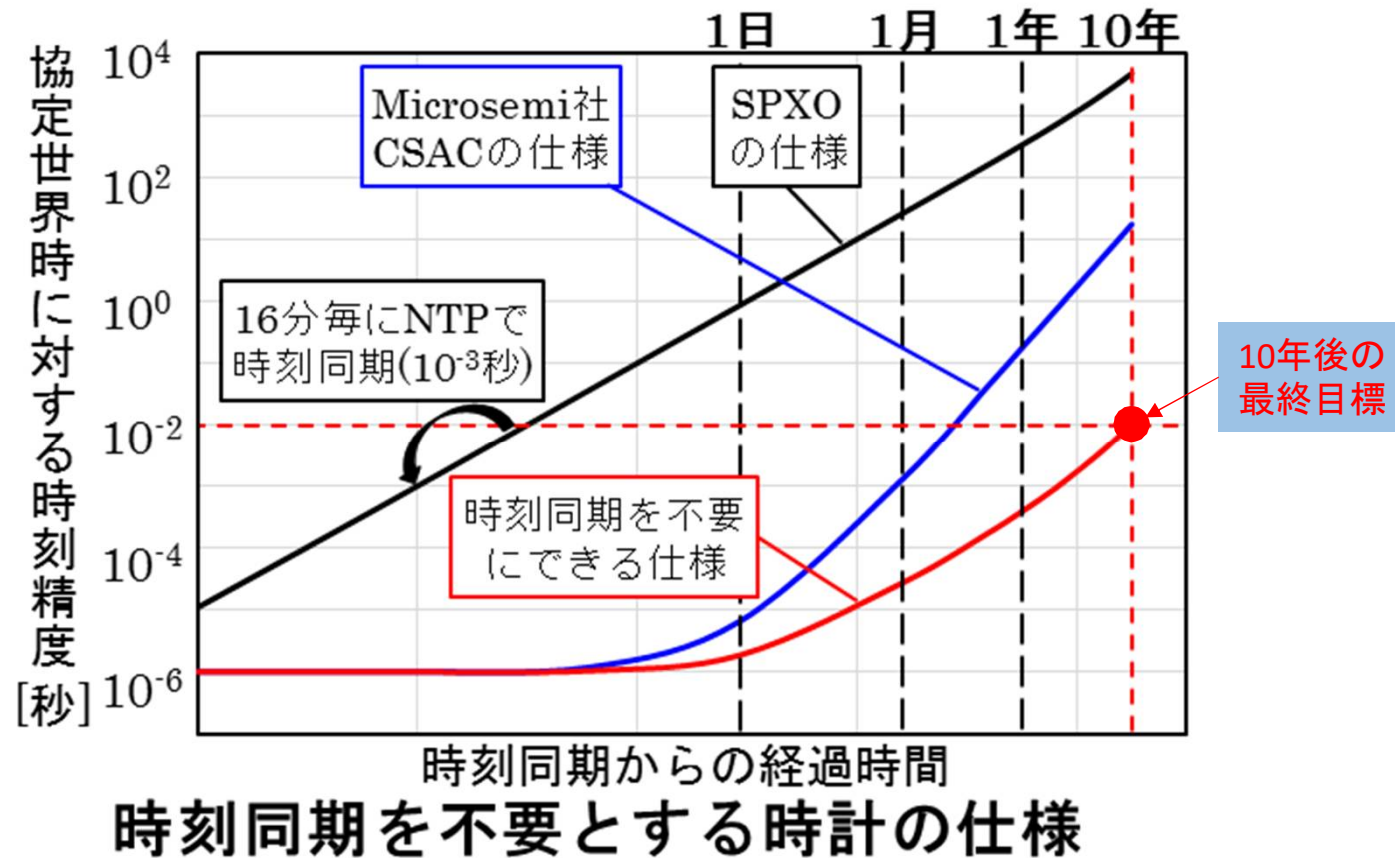
橋梁センシングの同期しているイメージ図

ULPACによって、各センサーで同じ時間を保持している。
時刻が同期していることで、構造物全体の揺れや変形を測定可能となる。



トンネルセンシングの同期しているイメージ図

GPSが届かない環境でも、センサ間の時刻同期が保証される。

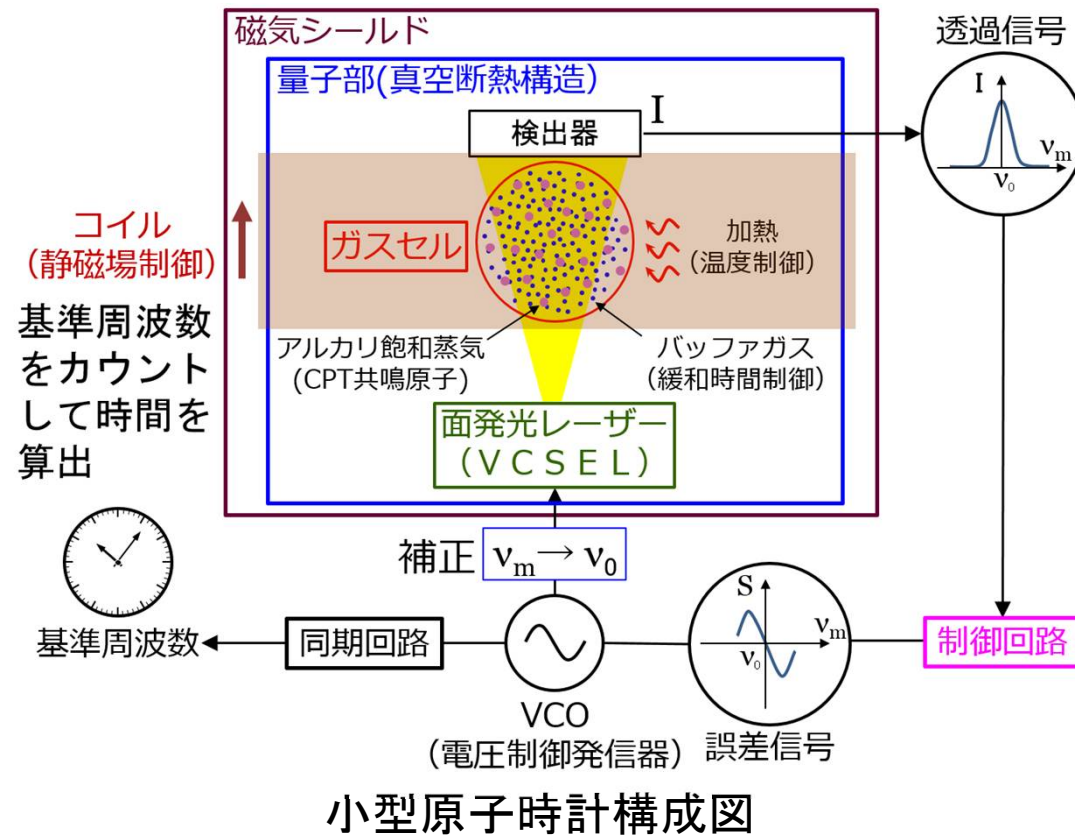


＊時刻同期性能を10年間で、10ms維持。消費電力1mW。サイズ15×15×5mm³。
→ 先行販売されている小型原子時計比で、約3桁の時刻同期性能向上、約2桁の低消費電力化、1桁のサイズ低減が求められる。

参画機関

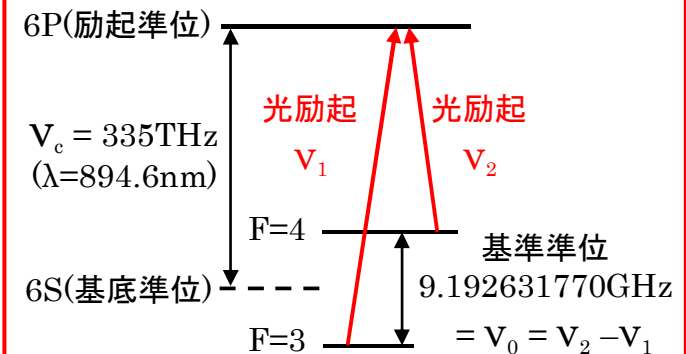
					
国立研究開発法人 産業技術総合研究所	国立大学法人 京都大学	一般財団法人 マイクロマシンセンター	株式会社リコー	国立大学法人 東京工業大学	公立大学法人 首都大学東京

技術開発項目	時刻同期性能の向上	低消費電力化	小型・低コスト化
課題	周波数ドリフトの低減	制御回路、及び量子部 温度維持電力の低減	構成部品の高歩留化、 組み立技術の高度化
取り組み	・ガスセル内環境安定化技術の開発 ・サーミスタ、VCSEL等量子部構成部品の安定性検討 ・ガスセル内環境計測・発振周波数補正技術の開発 ・量子部温度制御技術の開発 ・VCSELエーシング処理	・低消費電力と低位相雑音を両立した制御回路の開発 ・PLL回路を用いない制御回路の開発 ・高断熱型量子部の開発 ・ガラス加工方式ガスセルの小型化 ・アルカリ原子励起用フォトリソニック結晶レーザーの基礎検討	・高断熱型量子部の開発 ・VCSELの高歩留化 ・低ガス透過性材料を用いたウェハー加工方式ガスセルの開発 ・制御回路のCMOS集積化



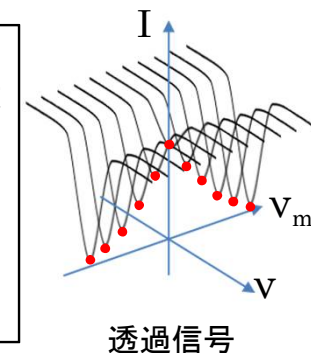
【量子干渉状態/CPT共鳴】

CPT共鳴 (アルカリ蒸気がCsの場合)



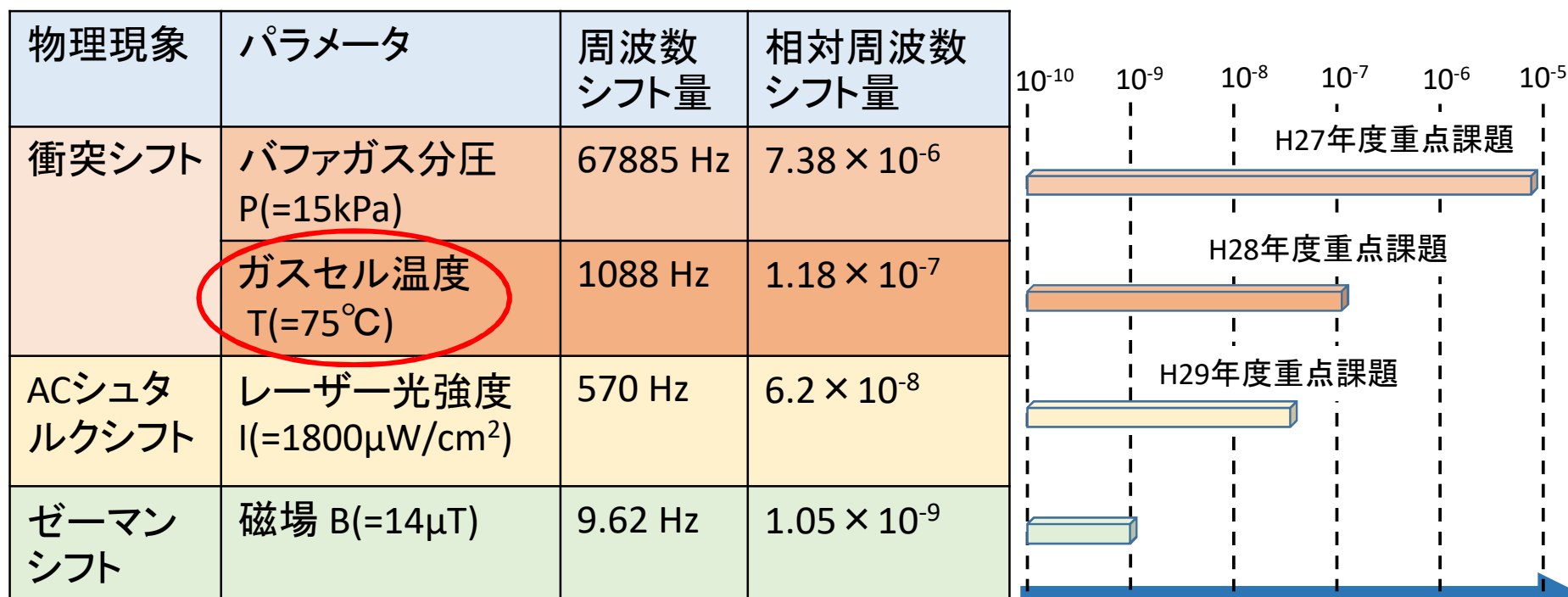
CPT共鳴の条件

1. 搬送波周波数 (VCSEL周波数)
 $\langle \nu \rightarrow \nu_c \rangle$
2. 変調周波数 (VCO周波数)
 $\langle \nu_m \rightarrow \nu_0 \rangle$



* VCSELとアルカリ原子が封入されたガスセルを用いることで、省スペースで普遍性の高い固有周波数を参照することが可能となる。

【物理現象と周波数シフト量の関係】



*H28年度ULPACプロトタイプ的主要条件から推定した値

【開発技術のポイント】

周波数シフトの温度係数の符号が異なる2種類のバッファガスのガスセルへの精密混合封止による温度依存性低減

【成果】

バッファガス単独(Ar)と比較し、混合バッファガスでは温度依存性を100分の1に低減

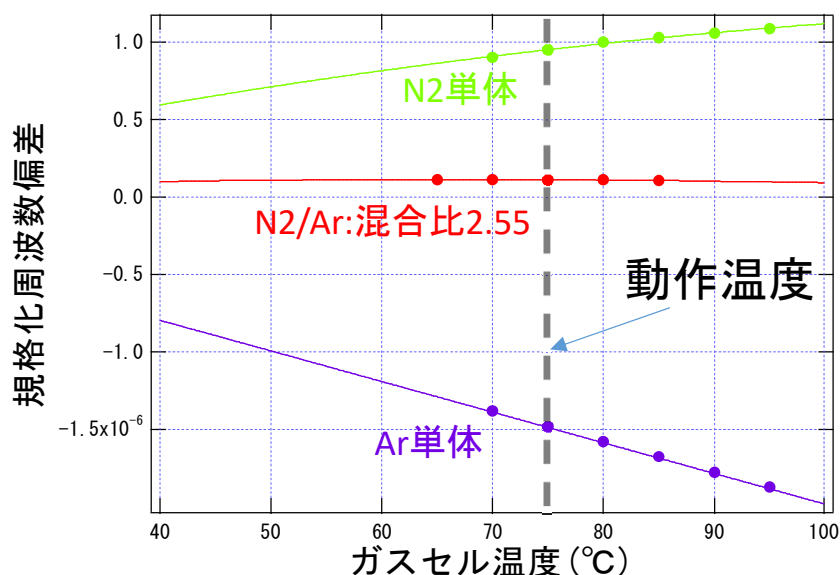
周波数シフトの温度依存性

$$\Delta\nu = P_0 \left[\beta + \delta(T - T_0) + \gamma(T - T_0)^2 \right]$$

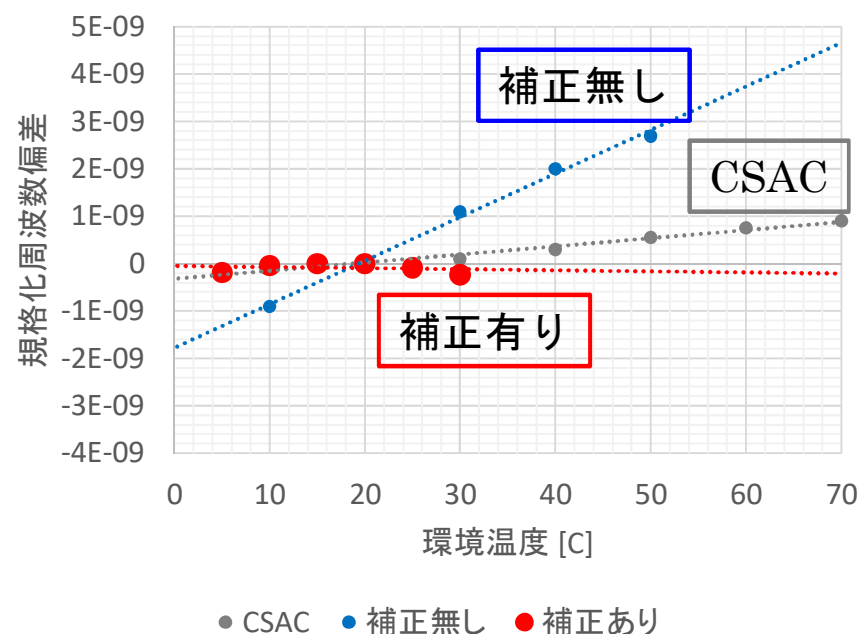
Buffer gas	β (Hz/Pa)	δ (Hz/kPa K)	γ (mHz/(kPa*K ²))
N ₂	6.92	6.18	-18.8
Ar	-1.46	-8.54	0.0

β : 圧力係数 δ : 1次温度係数 γ : 2次温度係数

【ガスセル温度特性評価結果】



【H28ULPACプロトタイプ温度特性評価結果】

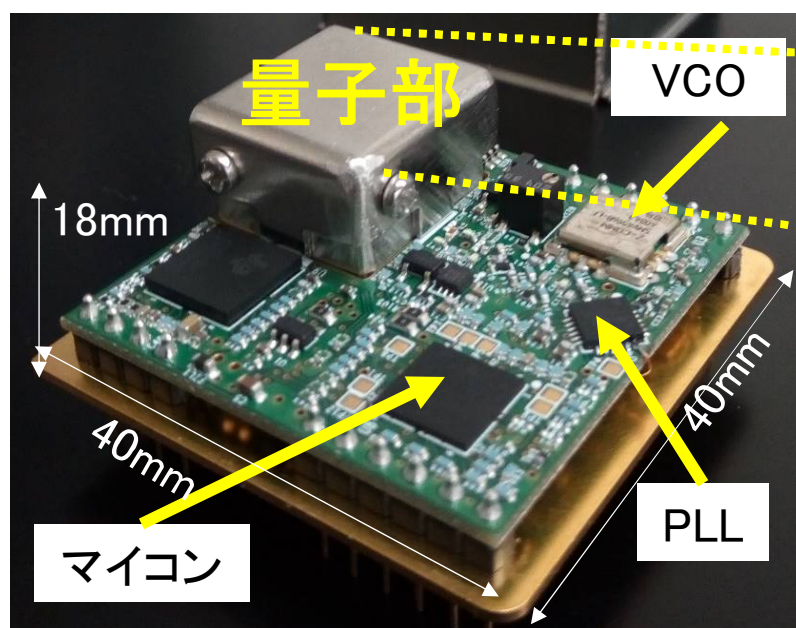


【開発技術のポイント】

ガスセルの小型化により、量子部への真空断熱実装を可能とし、伝熱量を大幅削減。

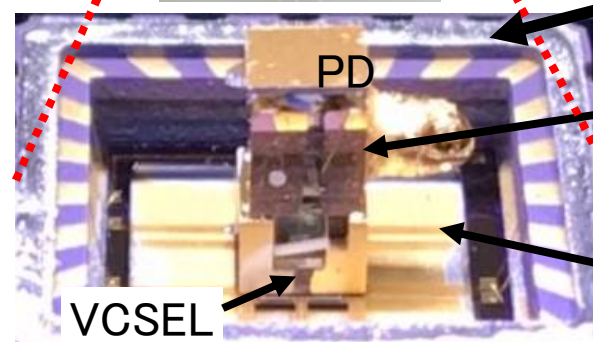
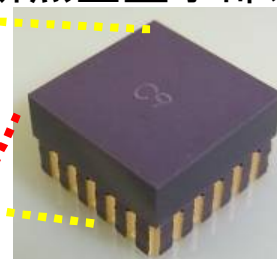
【成果】

同じ制御電力で、ガスセル温度の精度を1桁改善。



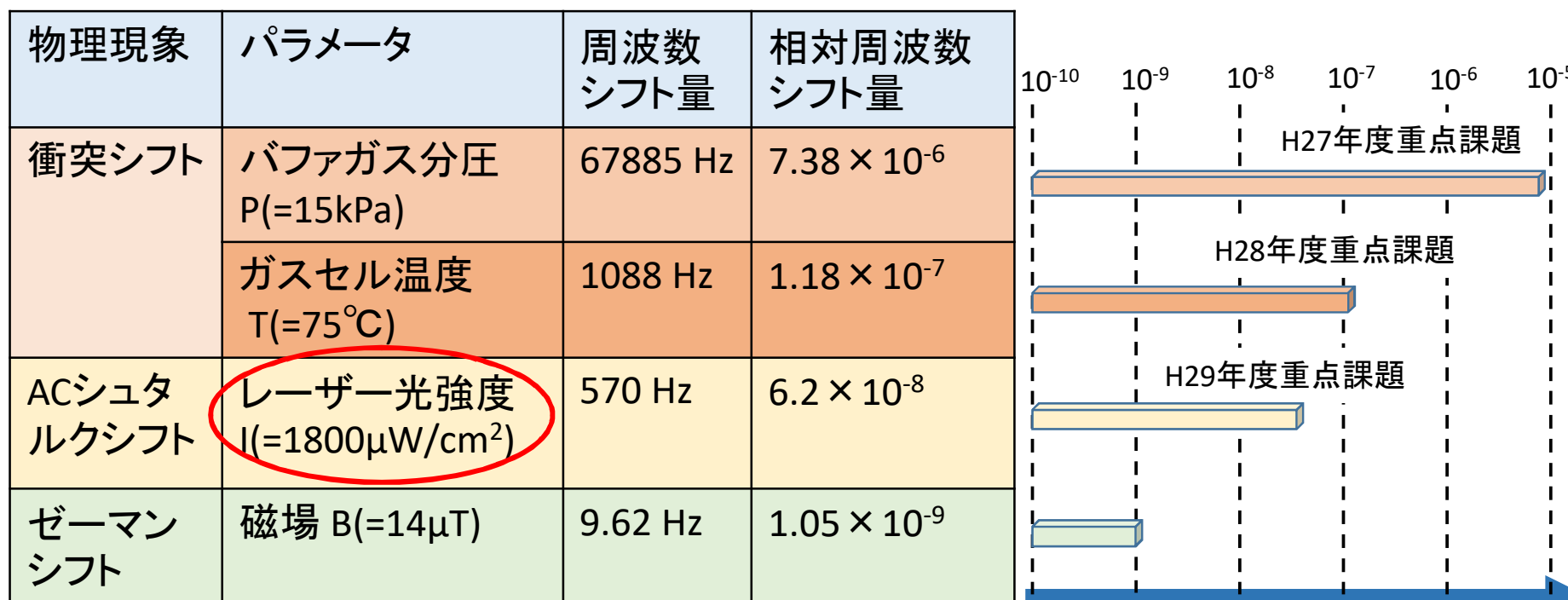
平成28年度ULPACプロトタイプ
内部構造 (40 × 40 × 18mm³)

真空断熱型量子部外観 (11 × 11 × 5mm³)



真空断熱型量子内部構造

【物理現象と周波数シフト量の関係】



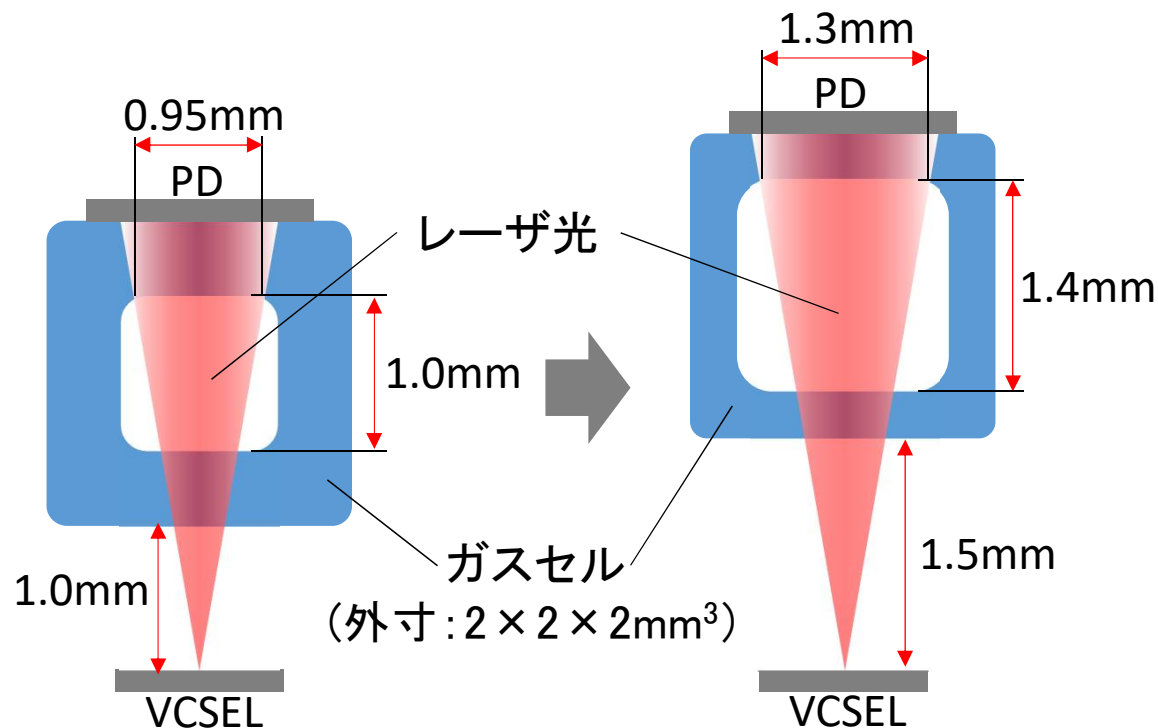
*H28年度ULPACプロトタイプ的主要条件から推定した値

【開発技術のポイント】

ガスセルの内容積拡大(2.7倍)と、VCSEL-ガスセル間距離の拡大(1.5 倍)による、「レーザ照射Cs原子数の増大(約2.5倍)」と、それにより可能となる「レーザ照射強度の低減(約42%低減)」により、1)短期安定度の改善、2)ライトシフト量の低減、を図る。

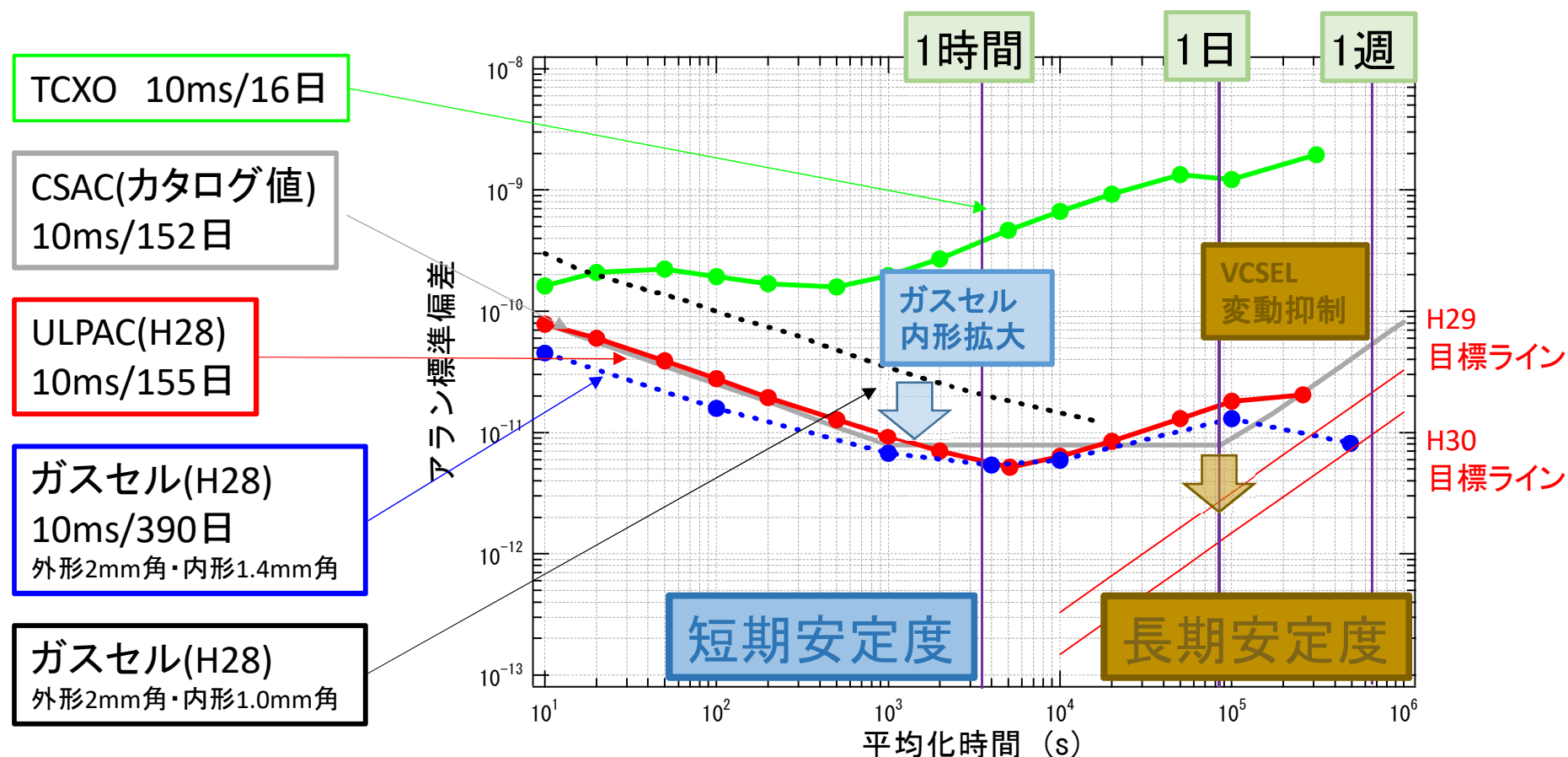
【成果】

短期安定度は、約3.5倍の改善。ライトシフト量は評価中。

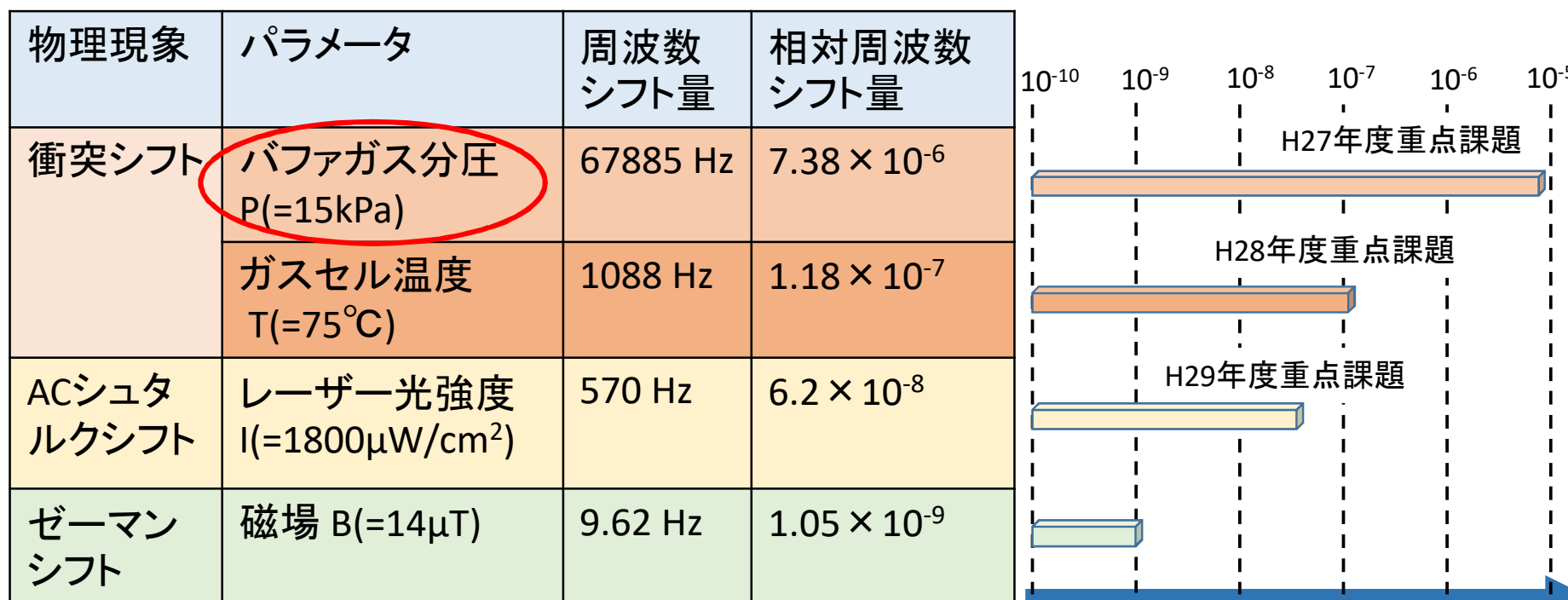


【成果】

- ・H28年度ULPACで、10ms/155日以上を確認し、先行する米国CSACと同等以上を達成
- ・ガスセルで10ms/390日以上を達成。H29年度ULPACで10ms/240日以上を達成の見込み



【物理現象と周波数シフト量の関係】



*H28年度ULPACプロトタイプ的主要条件から推定した値

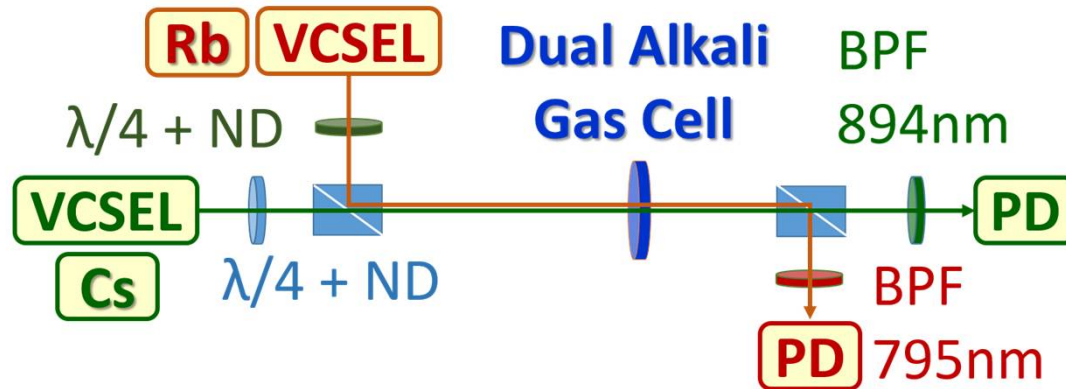


【開発技術のポイント】

バッファガス圧依存性の異なるCs原子とRb原子を用いることで、バッファガス圧の変動量を推測し、それを基に周波数を補正。

13

【圧カシフト補正アルゴリズム】



デュアルガス補正システムの構成

$$\Delta\nu_1 = \frac{\nu_{02} - \Delta \frac{\nu_{CPT2}}{\nu_{CPT1}} \nu_{01}}{\Delta \frac{\nu_{CPT2}}{\nu_{CPT1}} - \frac{\beta'_2}{\beta'_1}}$$

$\Delta \frac{\nu_{CPT2}}{\nu_{CPT1}}$ 2共鳴の周波数比

デュアルガスセルを用いて
リアルタイムに測定可能

$\frac{\beta'_2}{\beta'_1}$ 計測前の測定で
固有パラメータを決定可能

ν_{01} :Cs原子の遷移周波数

ν_{CPT1} :Cs原子のCPT共鳴周波数

ν_{02} :Rb原子の遷移周波数

ν_{CPT2} :Rb原子のCPT共鳴周波数

$\Delta\nu_1$:Cs原子の周波数変動量

$\Delta \frac{\nu_{CPT2}}{\nu_{CPT1}}$ を測定

$\Delta\nu_1$ を推定

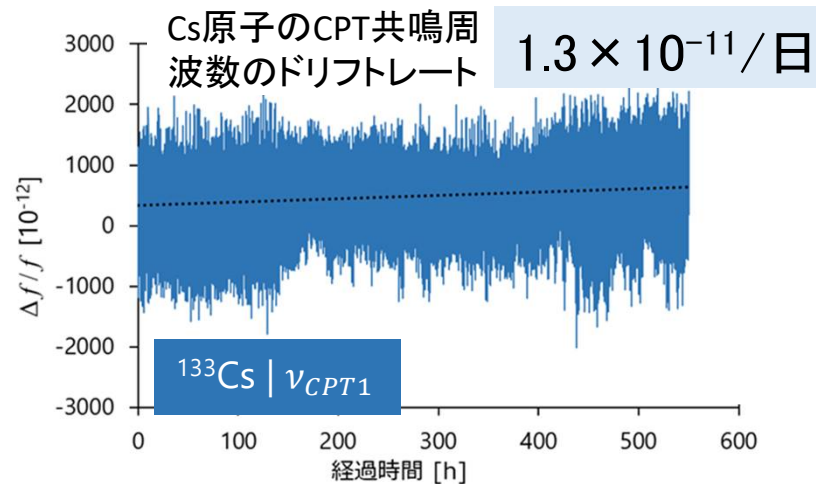
ν_{CPT1} を補正

長期安定度
の改善

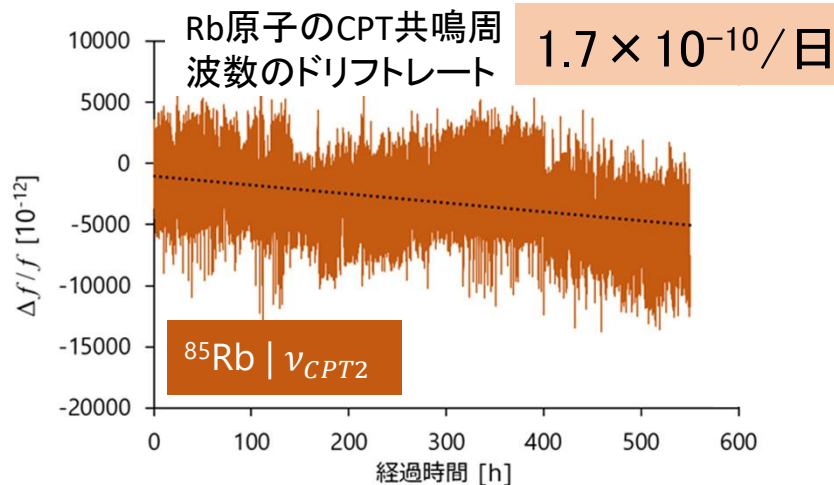
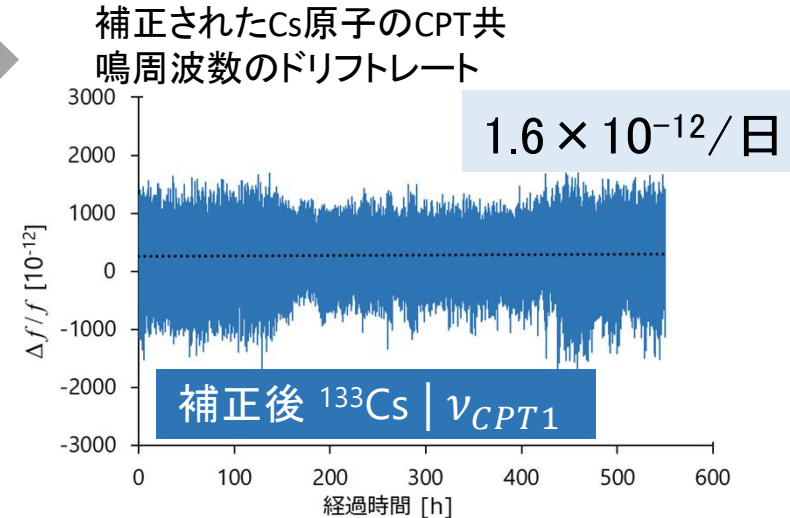
【成果】

14

3日間の2周波数変動データからパラメータを求め、Cs原子のCPT共鳴周波数全体(23日間)を補正し、8倍以上の精度向上効果を確認。現状のプロトタイプの周波数安定度を大幅に上回る可能性を検証。



3日間のデータから $\frac{\beta'_2}{\beta'_1}$ の値を決定し、周波数を補正

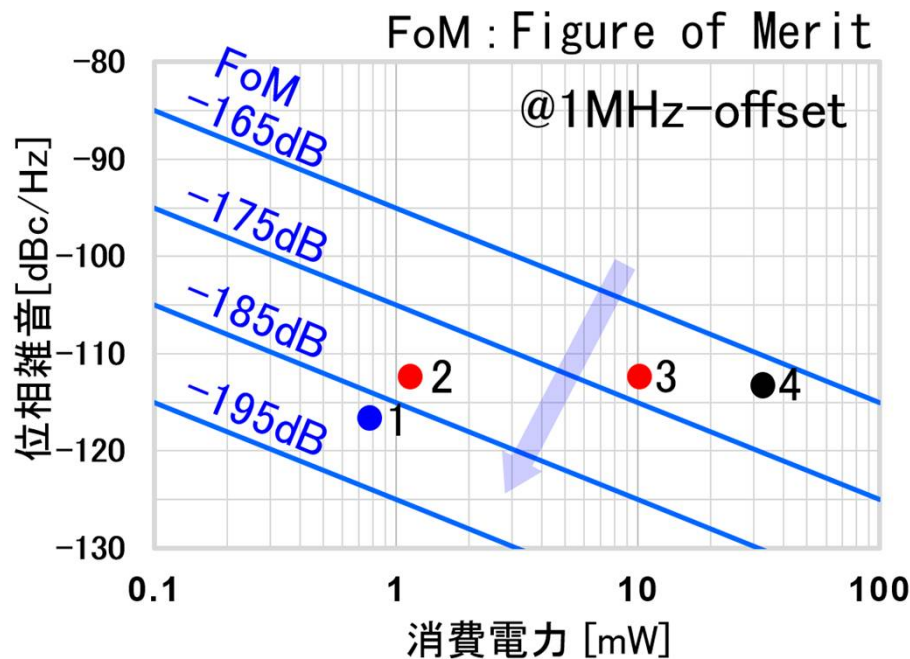


【開発技術のポイント】

- ・tail-pump型回路を採用することでVCO単体の消費電力を大幅削減
- ・PLL回路もCMOS集積化することで、消費電力化を大幅削減

【成果】

4.6GHzVCOの消費電力0.65mW、位相雑音-116dBc/Hzの世界最高性能を実現



Tail-pump型4.6GHzVCO
位相雑音特性vs消費電力

1: 2016実績

0.65mW、-116dBc/Hz

2: 2017目標

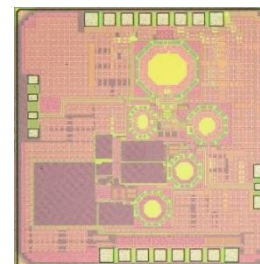
1mW、-112dBc/Hz

3: 2015目標

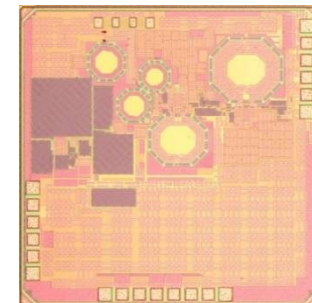
10mW、-112dBc/Hz

4: M社CSAC

32mW、-113dBc/Hz



VCO



PLL

試作したCMOS集積化回路
(実装サイズ: 3mm角)



【成果】

- ・真空断熱実装により、量子部の消費電力を大幅削減
- ・4.6GHz発振回路をCMOS集積化することで、消費電力でも差別化
- ・システムの最適化で、電力損失を大幅削減
- ・H28年度にULPAC消費電力117mWを達成
- ・H29年度はCMOS集積化4.6GHz発振回路で72mWを達成見込み

平成28年度ULPACプロトタイプ

	CSAC (Microsemi)	ULPAC (H27)	ULPAC (H28)	ULPAC(H 29)見込 み
量子部	11mW	280mW	11mW	11mW
4.6GHz発振回路	52mW	68mW	64mW	18mW
制御回路	49mW	253mW	37mW	36mW
電力損失	13mW	799mW	5mW	7mW
total	125mW	1400mW	117mW	72mW

【ULPAC評価用時刻同期モジュールの機能】

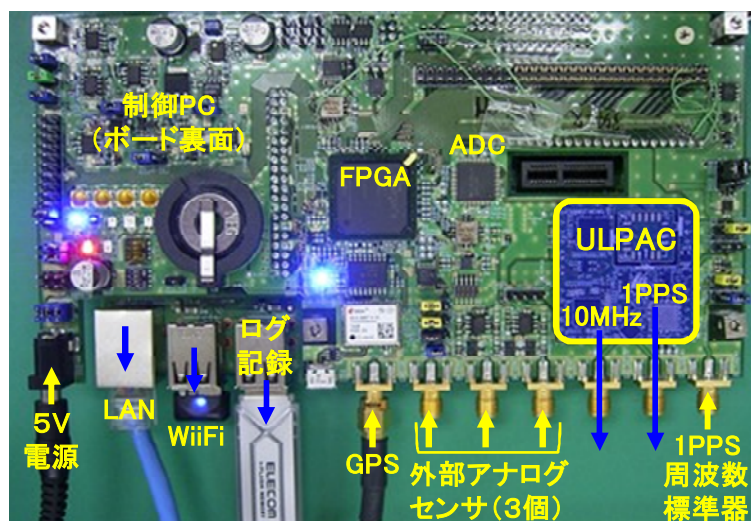
17

① 時刻同期性能評価機能

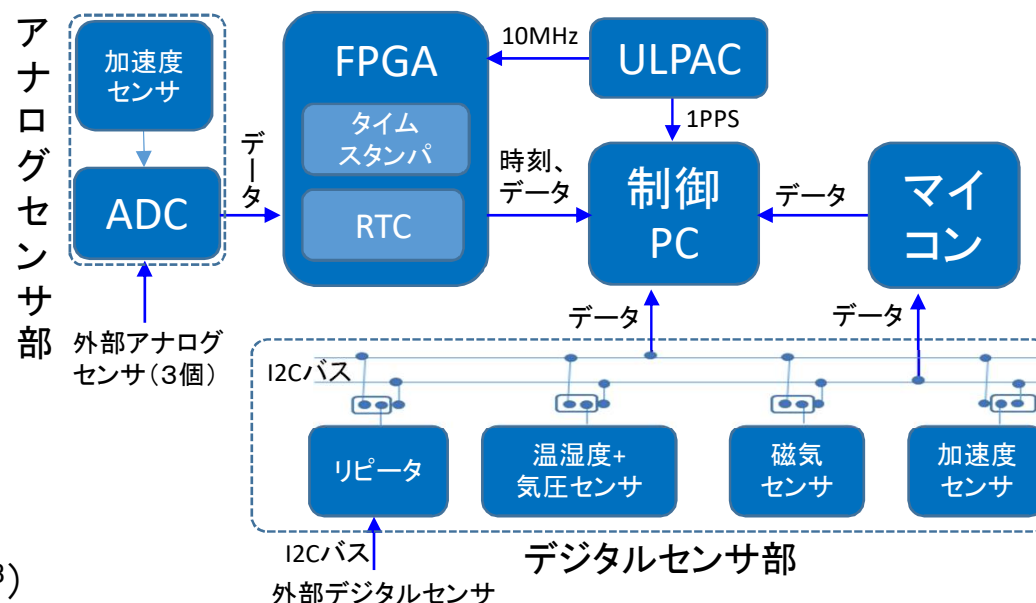
- ・ GPSに連動したULPACの初期時刻自動調整機能
- ・ GPS(1PPS)基準のULPAC時刻偏差記録機能

② 実証実験環境記録機能

- ・ タイムスタンプ : ULPAC基準(分解能100ns、アナログデータ用)、システムクロック基準(分解能1 μ s、デジタルデータ用)
- ・ 設置環境記録機能 : 加速度/磁気/温度/湿度/圧力 (オンボード)
+ α (外部アナログ/デジタルセンサ)



時刻同期モジュール外観(100×190×45mm³)



時刻同期モジュールの構成

本研究は国立研究開発法人新エネルギー・産業技術総合開発機構（NEDO）の委託研究業務の結果得られた成果です。

ご清聴ありがとうございます。
より詳細はパネル展示スペースにてご説明申し上げます。